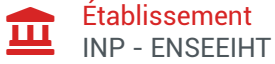


# Projet Numérique-RF



## Présentation

---

### Description

- Les fonctions analogiques seront réalisées à partir de montages à amplificateur opérationnel et transistors MOSFET en commutation, testées en simulation avant d'être implantées sur PCB.
- La partie numérique sera développée en langage VHDL sur une carte de développement FPGA
- Le choix de la fréquence d'échantillonnage et des composants devra être justifié.